

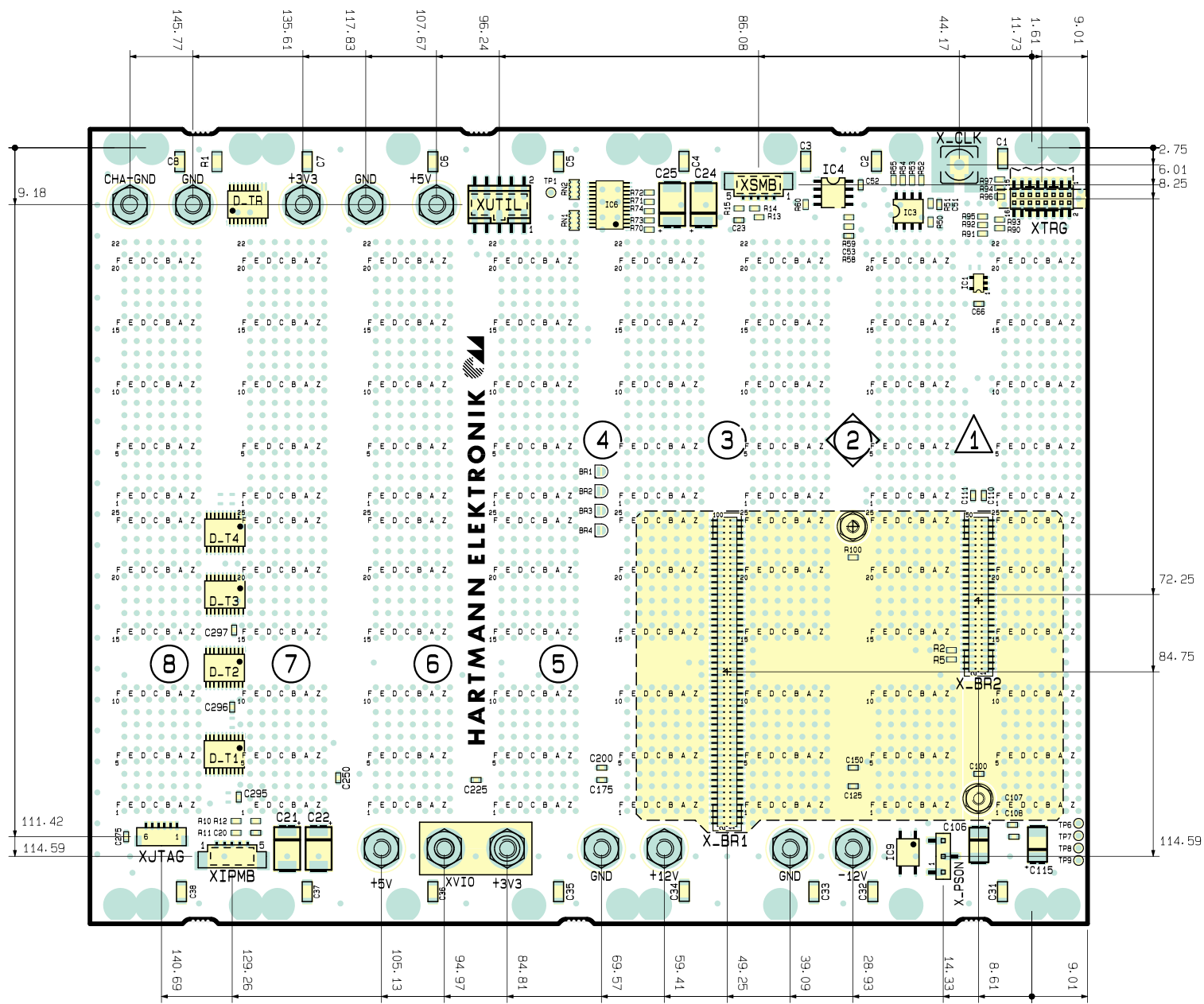
Assembly drawing A

Rear IO		V(I/O)			
No	Yes	3V3 Bar	5V0 Bar	3V3 Z-0mm	5V0 Z-0mm
■		■			

CompArea A
Pads A

1			
L A Y E R			

				Datum	Name	Kunde: Hartmann Elektronik Projekt: PXI 3HE SysL 8Slot 32bit Pr.-Nr.: BUS885 Rev.00
				Bearb.	Jo-Bro	
				Gepr.	Brosowski	
				Norm	-	
HARTMANN ELEKTRONIK						Blatt . von .
Zust.	Aenderung	Datum	Name	Datei: HE\PXI\BUS885		
Alle Rechte , auch fuer den Fall von Schutzrechtsanwendungen, Veruegungsbefugnis, Kopier- und Weitergaberecht, bei Hartmann Elektronik.						



CompArea B
Pads B Assembly drawing B

V(I/O)				Rear IO	
3V3 Bar	5V0 Bar	3V3 Z-0mm	5V0 Z-0mm	No	Yes
■				■	

				Datum	Name	Kunde: Hartmann Elektronik
				Bearb. 09.09.2011	Jo-Bro	Projekt: PXI 3HE SysL 8Slot 32bit
				Gepr. 09.09.2011	Brosowski	Pr.-Nr.: BUS885
				Norm -	-	Rev. 00
						Blatt .
						von .
Zust.	Aenderung	Datum	Name	Datei: HE\PXI\BUS885		
Alle Rechte, auch fuer den Fall von Schutzrechtsanwendungen, Veruegungsbefugnis, Kopier- und Weitergaberecht, bei Hartmann Elektronik.						